

МИКОЛАЇВСЬКИЙ НАЦІОНАЛЬНИЙ АГРАРНИЙ УНІВЕРСИТЕТ
ФАКУЛЬТЕТ МЕНЕДЖМЕНТУ
КАФЕДРА ЕКОНОМІЧНОЇ КІБЕРНЕТИКИ, КОМП'ЮТЕРНИХ НАУК ТА
ІНФОРМАЦІЙНИХ ТЕХНОЛОГІЙ



«ЗАТВЕРДЖУЮ»

Перший проректор

Дмитро БАБЕНКО

«27» червня 2024 р.

Гарант освітньої програми

Олександр ПАРХОМЕНКО

«27» червня 2024 р.

СИЛАБУС НАВЧАЛЬНОЇ ДИСЦИПЛІНИ
«КОМП'ЮТЕРНА СХЕМОТЕХНІКА ТА АРХІТЕКТУРА КОМП'ЮТЕРІВ»

Галузь знань	12 «Інформаційні технології»
Спеціальність	122 «Комп'ютерні науки»
Освітньо-професійна програма	Освітньо-професійна програма підготовки здобувачів вищої освіти першого (бакалаврського) рівня вищої освіти за спеціальністю 122 «Комп'ютерні науки»
Освітній ступінь	«Бакалавр»
Семестр	5
Форма здобуття освіти	очна (денна)
Викладач	Марченко Дмитро Дмитрович, доцент, Жебко Олександр Олегович, асистент email: zhebko@mnau.edu.ua

Розглянуто на засіданні кафедри економічної кібернетики, комп'ютерних наук та інформаційних технологій.

Протокол № 12 від 13 червня 2024 року

Завідувач кафедри

Світлана ТИЩЕНКО

Схвалено науково-методичною комісією факультету менеджменту.

Протокол № 11 від 20 червня 2024 року

Голова науково-методичної комісії

Ганна ТАБАЦКОВА

Схвалено на засіданні вченої ради факультету менеджменту

Протокол № 11 від 25 червня 2024 року.

Голова вченої ради

Олена ШЕБАНИНА

Миколаїв 2024

1. Призначення навчальної дисципліни	Дисципліна «Комп'ютерна схемотехніка та архітектура комп'ютерів» вивчається здобувачами вищої освіти спеціальності 122 «Комп'ютерні науки» на третьому курсі і є обов'язковою компонентою. Призначена для засвоєння студентами теоретичних основ побудови і схемотехніки комп'ютерів, та комп'ютерних систем й функціонування основних вузлів обчислювальної техніки і периферійних пристроїв, а також надбання практичних навичок експлуатації комп'ютерних систем. Зміст дисципліни полягає у формуванні системи знань з теоретичних та практичних основ схемотехніки та архітектури комп'ютерів, практичних навичок їх застосування у різних напрямках професійної діяльності. Здобувачі вищої освіти отримують знання про елементи комп'ютерної схемотехніки та типові функціональні вузли, а також про основні пристрої комп'ютерів в контексті їх взаємодії: арифметико-логічні, електронна пам'ять, керування та системи введення-виведення інформації. Вивчаються характеристики мікропроцесорів та визначаються їх області застосування. Необхідність вивчення архітектури та функціонування електронних обчислювальних машин (ЕОМ) визначається появою нових архітектур ЕОМ, які потрібні для складання програм з розповсюджених мов програмування, а також розробкою та реалізацією спеціалізованих мов.
2. Мета навчальної дисципліни	Мета дисципліни полягає у засвоєнні необхідних знань з основ теорії побудови та функціонування основних пристроїв, вузлів, базових елементів та архітектури сучасної комп'ютерної техніки, що виконані на базі інтегральної технології, формування твердих практичних навичок щодо оцінювання технічного стану комп'ютерної техніки, аналізу умов функціонування та синтезу схем з заданими характеристиками, а також підготовка фахівців, які вміють раціонально вибирати та використовувати сучасні типи комп'ютерів в умовах автоматизованого проектування; аналізувати, розраховувати, синтезувати та проектувати цифрові електронні пристрої, які використовуються в комп'ютерних та мікропроцесорних системах.

3. Компетентності	<i>Інтегральна компетентність:</i> ІК. Здатність розв'язувати складні спеціалізовані задачі та практичні проблеми у галузі комп'ютерних наук або у процесі навчання, що передбачає застосування теорій та методів інформаційних технологій і характеризується комплексністю та невизначеністю умов. <i>Загальні компетентності:</i> ЗК 1. Здатність до абстрактного мислення, аналізу та синтезу. ЗК 2. Здатність застосовувати знання у практичних ситуаціях. ЗК 4. Здатність спілкуватися державною мовою як усно, так і письмово. ЗК 5. Здатність спілкуватися іноземною мовою. ЗК 8. Здатність генерувати нові ідеї (креативність). ЗК 9. Здатність працювати в команді. ЗК 10. Здатність бути критичним і самокритичним. ЗК 12. Здатність оцінювати та забезпечувати якість виконуваних робіт. ЗК 14. Здатність реалізувати свої права і обов'язки як члена суспільства, усвідомлювати цінності громадянського (вільного демократичного) суспільства та необхідність його сталого розвитку, верховенства права, прав і свобод людини і громадянина в Україні. <i>Спеціальні (фахові) компетентності:</i> СК 11. Здатність до інтелектуального аналізу даних на основі методів обчислювального інтелекту включно з великими та погано структурованими даними, їхньої оперативної обробки та візуалізації результатів аналізу в процесі розв'язування прикладних задач. СК 14. Здатність застосовувати методи та засоби забезпечення інформаційної безпеки, розробляти й експлуатувати спеціальне програмне забезпечення захисту інформаційних ресурсів об'єктів критичної інформаційної інфраструктури.
4. Заплановані результати навчальної дисципліни	ПР 13. Володіти мовами системного програмування та методами розробки програм, що взаємодіють з компонентами комп'ютерних систем, знати мережні технології, архітектури комп'ютерних мереж, мати практичні навички технології адміністрування комп'ютерних мереж та їх програмного забезпечення ПР 17. Застосовувати знання технічних характеристик, конструктивних особливостей, призначення і правил експлуатації програмно-технічних засобів комп'ютерних систем та мереж для вирішення технічних задач.

5. Опис навчальної дисципліни		Всього годин/кредитів за навчальним планом, з них: - лекції - лабораторні заняття - самостійна робота		120 год./4,0 кред. 30 год./1,00 кред. 30 год./1,00 кред. 60 год./2,00 кред.	
Календарний план*					
№ з/п	Найменування тем	Розподіл навчального часу, годин			
		лк	лаб	сам. робота	
Модуль 1. Основи комп'ютерної техніки та схемотехніки					
1.1	Історія розвитку та покоління ЕОМ. Знайомство з системою NI Multisim.	2	2	4	
1.2	Архітектура фон Неймана. Послідовне з'єднання пасивних елементів	2	2	4	
1.3	Двійкова система обчислення та машинна арифметика. Дослідження фільтрів	2	2	4	
1.4	Пристрій сучасного настільного комп'ютера. Дослідження схем випрямлення змінної напруги	2	2	4	
1.5	Інтегральні схеми та друковані плати. Параметричні стабілізатори та обмежувачі змінної напруги	2	2	4	
1.6	Основи схемотехніки. Кодуючі та декодуючі пристрої	2	2	4	
Разом за змістовий модуль		12	12	24	
Модуль 2. Елементи комп'ютерної схемотехніки					
2.1	Логічні схеми на прикладі двійкового суматора. Арифметичні цифрові пристрої	2	2	4	
2.2	Сучасні процесори. Операційні та керуючі пристрої.	2	2	4	
2.3	CISC- та RISC-архітектури процесорів. Мультиплексори	2	2	4	
2.4	Конвеєризація. Побудова регістрів на основі різних видів тригерів	2	2	4	
2.5	Кеш-пам'ять. Лічильники імпульсів	2	2	4	
2.6	Адресний простір та віртуальна пам'ять. Проектування пристроїв керування на основі мікропрограмних автоматів	2	2	4	
2.7	Введення в операційні системи. Проектування елементарної мікропроцесорної системи нейманівської архітектури	2	2	4	

2.8	Огляд відомих операційних систем. Складання схем пам'яті з адресним способом доступу до даних та дослідження особливостей їх роботи	2	2	4
2.9	Високопродуктивні системи. Управління і обробка перериваннями в AVR-МК. Таблиця векторів переривань	2	2	4
Разом за змістовий модуль		18	18	36
Всього годин по навчальній дисципліні		30	30	60
*Примітка. Проведення видів занять здійснюється відповідно до графіку освітнього процесу				

6. Порядок та критерії оцінювання	Оцінювання здобувачів вищої освіти здійснюється відповідно до Положення про організацію освітнього процесу у Миколаївському національному аграрному університеті, Положення про порядок оцінювання здобувачів вищої освіти у Миколаївському національному аграрному університеті. Оцінювання поточної навчальної діяльності. Оцінювання знань здобувачів вищої освіти під час лабораторних занять та виконання індивідуальних завдань з дисципліни проводиться за такими критеріями: систематичність роботи на лекційних та лабораторних заняттях, рівень знань, продемонстрований у відповідях і виступах, активність при обговоренні питань, результати виконання і захисту лабораторних робіт та інше. Форми оцінювання поточної навчальної діяльності є стандартизованими: тестування, виконання лабораторних робіт, виконання контрольних робіт, індивідуальних робіт, підготовка доповідей та презентацій з обраної тематики і включають контроль теоретичної і практичної підготовки. Оцінювання індивідуальних завдань здобувачів вищої освіти. Бали за індивідуальні завдання нараховуються здобувачеві лише при успішному їх виконанні та захисті. Кількість балів, яка нараховується за різні види індивідуальних завдань залежить від їх об'єму та значимості. Вони додаються до суми балів, набраних здобувачем вищої освіти за поточну навчальну діяльність. Оцінювання самостійної роботи здобувачів вищої освіти. Самостійна робота здобувачів, яка передбачена в темі поряд з аудиторною роботою, оцінюється під час поточного контролю теми на відповідному занятті. Засвоєння тем, які виносяться лише на самостійну роботу контролюється при підсумковому контролі. Підсумковий контроль знань здобувачів вищої освіти з дисципліни здійснюється шляхом складання екзамену через відповіді на теоретичні питання та розв'язування задач. До екзамену допускаються здобувачі вищої освіти, які виконали всі представлені вище завдання, відпрацювали пропущені заняття та набрали необхідну кількість балів. Для можливості отримання необхідної кількості балів розроблено індивідуальні завдання по кожній з тем дисципліни в системі дистанційного навчання MOODLE. Творча робота здобувача оцінюється кафедрою економічної кібернетики, комп'ютерних наук та інформаційних технологій і включає участь в науково-дослідній роботі – до 10 балів; виступи в наукових гуртках і конференціях – до 10 балів.
---	--

Схема поточного і підсумкового контролю знань

№ змістового модулю	Кількість годин		Форма контролю	Кількість заходів	Оцінка		Сума	
	ЛК	ПЗ			min	max	min	max
1	12	12	Аудиторна робота: – виконання лабораторних робіт;	6	1,5	3	9	18
			Самостійна робота: – опрацювання окремих питань тем;	4	1	2	4	8
			Разом:				13	26
2	18	18	Аудиторна робота: – виконання лабораторних робіт;	9	2	3	18	27
			Самостійна робота: – опрацювання окремих питань тем;	2	2,5	3,5	5	7
			Разом:				23	34
Поточний контроль знань							36	60
Підсумковий контроль знань (екзамен)							24	40
Всього по дисципліні							60	100

Розподіл балів, які отримують здобувачі вищої освіти, та шкала оцінювання - екзамен

Сума балів за всі види освітньої діяльності	Оцінка ECTS	Оцінка за національною шкалою
90 - 100	A	5 (відмінно) 4 (добре) 4(добре) 3 (задовільно) 3 (задовільно)
82 - 89	B	
75 - 81	C	
64 - 74	D	
60 - 63	E	
35 - 59	FX	не зараховано з можливістю повторного складання 2 (незадовільно)
0 - 34	F	не зараховано з обов'язковим повторним вивченням дисципліни 2 (незадовільно)

7. Політика курсу	Політика курсу визначається системою вимог, які викладач пред'являє до здобувача вищої освіти при вивченні дисципліни та ґрунтується на засадах академічної доброчесності. Дотримуватися етики поведінки, яка прописана у Кодексі академічної доброчесності у Миколаївському національному аграрному університеті. Пропущені заняття відпрацьовувати відповідно затвердженого
--------------------------	---

	графіку консультацій. Академічна недоброчесність є несумісними з принципами викладання курсу, з чим здобувачі вищої освіти ознайомлюються під час першого заняття. Додаткові вимоги формулюються викладачем враховуючи специфіку навчальної дисципліни. <i>Основні принципи проведення занять:</i> - відкритість до нових та неординарних ідей, толерантність, доброзичлива партнерська атмосфера взаєморозуміння та творчого розвитку; - усі завдання, передбачені програмою, мають бути виконані у встановлений термін; - різні моделі роботи на заняттях, у тому числі робота над вирішенням завдань дає можливість здобувачам вищої освіти якнайширше розкрити свій власний потенціал, навчитись довіряти своїм партнерам, розвинути навички інтелектуальної роботи в команді; - курс передбачає інтенсивне використання мобільних технологій навчання, що дає можливість здобувачам вищої освіти та викладачеві спілкуватись один з одним у будь-який зручний для них час, а для здобувачів вищої освіти, які відсутні на заняттях, отримати необхідну навчальну інформацію та представити виконані завдання; - протягом усього курсу активно розвиваються автономні навички здобувачів вищої освіти, які можуть підготувати додаткову інформацію за темою, що не увійшла до переліку тем практичних занять змістових модулів та виступити з презентацією чи інформуванням додатково.
8. Інформаційні джерела	Базова література 1. Азаров О. Д., Гарнага В. А., Клятченко Я. М., Тарасенко В. П. Комп'ютерна схемотехніка. Підручник. Вінниця : ВНТУ, 2018. 230 с. 2. Вічужанін В.В. Цифрова Схемотехніка. Навч. посібник. Одеса, ОНПУ, 2018. 62 с. 3. Задерейко О. В. Логінова Н. І., Трофименко О. Г., Троянський О. В., Толокнов А. А. Комп'ютерна схемотехніка та архітектура комп'ютерів. Навч. посіб. Одеса. Фенікс, 2021. 163 с. 4. Злобін Г. Г., Рикалюк Р.Є. Архітектура та апаратне забезпечення комп'ютерів. Навч. посібн. К.: Каравела. 2016. 224с. 5. Кравець В. О., Сокол Є. І., Рисований О. М. Комп'ютерна схемотехніка. Підручник. Харків : НТУ "ХП", 2007. 480 с.

	6. Сенько В. І., Панасенко М. В., Сенько Є. В. Електроніка і мікросхемотехніка. Том 3. Цифрові пристрої. Підручник. К.: Каравела. 2017. 400 с. Допоміжна література 1. Бойко В. И., Гуржій А. М. Схемотехніка електронних систем. Мікропроцесори та мікроконтролери. К.: Вища школа, 2004. 2. Бойко В.І., Жуйко В.Я. та інші. Основи схемотехніки електронних схем. Підручник. К.: Вища школа, 2004. 526с. 3. Кучерук В. Ю., Поджаренко В. О., Цирульник С. М. Основи мікропроцесорної техніки: лабораторний практикум. Вінниця: ВНТУ, 2011. 183 с. 4. Матвієнко, М.П. Комп'ютерна логіка. К.: Видавництво Ліра-К, 2012. 288с. 5. Матвієнко, М.П., Розен В.П, Закладний О.М. Архітектура комп'ютерів. К.: Видавництво Ліра-К, 2013. 264 с. 6. Сенько В. І. Панасенко М. В., Сенько Є. В. Електроніка і мікропроцесорна техніка. К. Каравела. 2015. 676 с. 7. Цирульник С. М. Азаров О. Д., Крупельницький Л. В., Трояновська Т. І. Мікропроцесорна техніка. Навчальний посібник. Вінниця: ВНТУ, 2017. 123с. 8. Цирульник С. М., Лисенко Г. Л. Проектування мікропроцесорних систем. Вінниця: ВНТУ, 2012. 191с.
9. Інтеграція здобувачів вищої освіти з особливими освітніми потребами	Набуття програмних результатів в умовах інклюзивної освіти здійснюється відповідно до Положення про організацію інклюзивного навчання осіб з особливими освітніми потребами у Миколаївському національному аграрному університеті із застосуванням особистісно орієнтованих методів навчання та з урахуванням індивідуальних особливостей навчально-пізнавальної діяльності усіх здобувачів вищої освіти, рекомендацій індивідуальної програми реабілітації особи з інвалідністю (за наявності) та/або висновку про комплексну психолого-педагогічну оцінку розвитку здобувачів вищої освіти (за наявності), що надається інклюзивно-ресурсним центром. Для навчання, професійної підготовки або перепідготовки осіб з особливими освітніми потребами застосовуються різні види та форми навчання, що враховують їхні потреби та індивідуальні можливості. В університеті є пандус, кнопка виклику, а також особа, яка

	безпосередньо забезпечує інтеграцію споживачів вищої освіти з особливими освітніми потребами.
10. Доступ до матеріалів навчання	Необхідне навчально-методичне забезпечення курсу розміщено в друкованому та електронному вигляді в бібліотеці МНАУ у вільному доступі, а також на офіційному сайті МНАУ. <i>Доступ до матеріалів навчання:</i> https://moodle.mnau.edu.ua/course/view.php?id=4356

Силабус

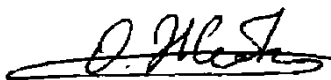
навчальної дисципліни розробили:

доцент



Дмитро МАРЧЕНКО

асистент



Олександр ЖЕБКО